

## 全定制设计平台

### 产品简介

概伦电子全定制电路设计平台 NanoDesigner 为客户提供一个灵活、可扩展的存储和模拟/混合信号 IC 设计平台，支持原理图设计、智能化版图编辑、交互式物理验证以及电路设计优化。该产品界面直观、易操作，无缝集成概伦电子的电路仿真器 NanoSpice 系列引擎、良率导向设计平台 NanoYield、大容量波形查看器 NanoWave 与其它 SPICE 仿真器，全面兼容 Open Access 数据库等业界标准文件、各类标准工具接口，还支持强大的电路查看、编辑、自动连接等功能选项，真正做到整合原理图与版图设计、电路仿真与分析、物理验证与设计自动化于一体，为以各类存储器电路、模拟电路等为代表的定制类芯片设计提供完整的 EDA 全流程，从而极大地提升设计效率。

### 产品优势

#### 集成化电路分析环境

- 无缝集成原理图编辑器 (NDSE)、版图套件 (NDLS)、波形查看器 (NDNW) 以及概伦电子的 SPICE 仿真器 NanoSpice，并支持其他 SPICE 仿真器，内置交互式物理验证功能

#### 界面直观、易操作

- 支持用户自定义快捷键
- 提供友好的图形交互界面
- 为资深用户提供丰富的操作命令选项

#### 设计环境灵活

- 支持使用专有脚本或 Python 语言进行深度定制
- 支持 Net-Driven Layout、Rule-Driven Layout 和 Constraint-driven Layout 设计，可通过原理图快速生成版图

#### 系统化仿真环境

- 支持 PVT 和 Testbench 分析的批量处理模式

#### 强大的版图查看、编辑功能

- 能够处理 100GB 容量级别的 GDS 文件
- 配备如 flyline、push-aside wiring 等功能选项，帮助用户更快地完成版图设计

#### 灵活的自动连接功能

- 智能完成单条或多条 net 的自动布线

#### 智能分析与学习功能

- 分析芯片设计师工作流程，预测后续关键步骤，并允许用户按需选择

#### 设计过程中的物理验证

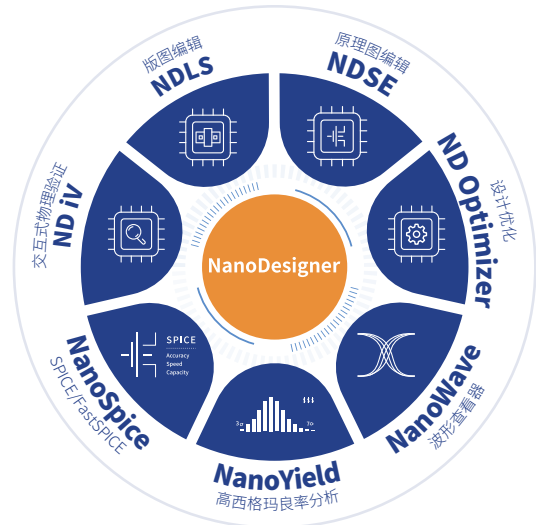
- 支持在模拟电路验证中以图形方式轻松、高效定制 DRC 和 LVS 规则

#### 直观的波形查看器

- 支持原理图及版图交叉分析
- 能够高速处理 GB 量级的大型波形数据文件
- 丰富的内建测量功能使用户可以进行灵活的仿真分析

#### 功能强大的优化算法

- 包含 AI 和其它多种算法的优化器强有力地支撑起电路优化功能



### 技术规格

#### 加速电路设计的一体化平台

- 集成原理图与版图设计、电路仿真与分析、物理验证与设计自动化于一体的设计平台

#### 支持行业标准数据库和数据格式

- 完全兼容业界标准文件，如 Open Access 数据库、EDIF 文件、GDS 文件、Netlist 文件等

#### 全面支持各种接口

- 支持内部模块与其它第三方行业标准工具高效协同调用

### 产品应用

- 全定制电路设计
- 平板显示电路设计
- 模拟 / 混合信号电路设计

